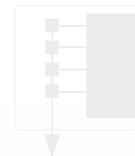


芯片嵌入式仪器（简称 IJTAG）

JTAG/Boundary
Scan



本质上芯片嵌入式仪器是集成在电路中，用于测试与测量的知识产权产品（知识产权产品），这类产品可以通过测试总线来进行控制。芯片嵌入式仪器的功能是完全开放的，其可以作为简单的传感器对复杂的信号和数据进行采集，乃至用作完整的分析仪器或程序发送器。



该知识产权产品本身既可以集成在芯片中（硬宏指令器），也可以以可编程门序列为基础（简称：FPGA）临时在系统中进行激活（软宏指令器）。芯片嵌入式仪器在很多年以前就已经应用于芯片测试领域，例如内置式自测 知识产权产品。芯片嵌入式仪器的另一种应用例子，是在可编程门序列中，作为集成式逻辑元件用于电路设计。当然时至今日，该类知识产权产品的使用方式还没有达到标准化程度，但这种情况随着现有标准 IEEE P1687 的发展最终会有所改变。首先在千兆比特分析领域中，芯片嵌入式仪器可以替代传统的测试与测量仪器，解决接入问题。

more



about

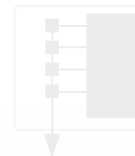
用于芯片嵌入式仪器的 ChipVORX® – 知识产权技术

随着 ChipVORX（一种用于芯片嵌入式仪器的 知识产权产品技术）的革新，边界扫描技术与芯片嵌入式仪器首次完成了合并。为了对目标仪器上的软件工具进行升级，使用了所谓的 ChipVORX 模型。针对每种类型芯片嵌入式仪器的技术也因此达到了完全开放化：

- 可编程门序列加载工具（软宏指令器）
- 知识产权产品营运商专用仪器（硬宏指令器）
- 标准化仪器（芯片嵌入式 宏指令器）
- 定制设计仪器（专用集成电路硬宏指令器）

芯片嵌入式仪器（简称 IJTAG）

JTAG/Boundary
Scan



用于芯片嵌入式仪器的 ChipVORX® - 知识产权技术

与电路相关的 ChipVORX 模型，是带模块化结构的功能性 知识产权软件。通过这种使用方式，可支持平行使用多个芯片嵌入式仪器。也同样适用于将仪器嵌入不同的芯片中来进行使用。

以可编程门序列为基础的仪器可以装载特殊的设定数值，从而使应用方式更为灵活。因为 ChipVORX 可以对软宏指令进行处理，以及在可编程门序列中装载宏指令，ChipVORX 也为各种应用方式提供了优秀的解决方案。用于可编程门序列的 ChipVORX 模型不仅可以对仪器进行控制，也可以实现自身包含仪器设备。目前，ChipVORX 模型的应用方式包括：

- 对系统内部闪存进行高速编程
- DDR-SDRAM 内存的高速访问测试
- 脉冲测量
- 比特错误率测试（简称 BERT）

ChipVORX® 的亮点功能（用于芯片嵌入式仪器的知识产权 技术）

- 控制所有类型的芯片嵌入式仪器 - 从简单的寄存器到高标准测试电路与调试电路
- 测试，设计确认，硬件调试，闪存编程
- 使用无线方式集成在新建的系统 CASCON 工具流中
- 随时为支持标准 IEEE P1687 作好准备
- 通过集成 知识产权 技术的应用，提供了以开放模式为基础的应用方法

more



about